EUROPEAN PATENT OFFICE

Patent Abstracts of Japan

PUBLICATION NUMBER

06140523

PUBLICATION DATE

20-05-94

APPLICATION DATE

14-10-92

APPLICATION NUMBER

04302908

APPLICANT: SUMITOMO KINZOKU CERAMICS:KK;

INVENTOR: YAMAMOTO TETSUYA;

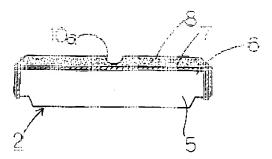
INT.CL.

H01L 23/02 H01L 23/04 H01L 23/08

TITLE

PACKAGE FOR CONTAINING

SEMICONDUCTOR DEVICE



ABSTRACT: PURPOSE: To provide a semiconductor device containing package provided with a ceramic sealing cover which can easily form a vent zone for venting an inner pressure in a gap of a package body and improves a flow condition of a solder layer in the vent zone when the package is sealed.

> CONSTITUTION: In a semiconductor device containing package wherein a ceramic sealing cover 2, in which a base metal layer 7 is formed on a peripheral part 6 of a ceramic plate 5 and a solder layer 8 as a sealing member is formed on the base metal layer 7, is attached to a package body with the solder layer 8 interposed and a gap of the package body is hermetically sealed, a recess or hole for venting which leads from the inside to outside of the gap part surrounded by the solder layer 8 is formed in a part of the solder layer 8 formed on the ceramic sealing cover 2.

COPYRIGHT: (C)1994,JPO&Japio

THIS PAGE BLANK (USPTO)

(19)日本国特許庁 (JP)

Fin

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平6-140523

(43)公開日 平成6年(1994)5月20日

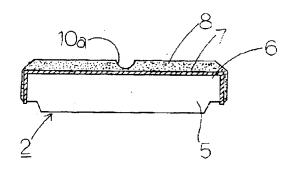
(51) Int.Cl.5		識別記号	庁内整理番号		FI			技術表示箇所
- H01L 2	23/02 23/04	С						
:		G						
:	23/08	С						
					審查請求	未請求	請求項の数2(全 5 頁)	
(21)出願番号		特爾平4-302908			(71)出願人			
(22)出願日		平成4年(1992)10月	114日	i	•	株式会社住友金属セラミックス 山口県美祢市大嶺町東分字岩倉2701番1		
	•				(72)発明者	嶺町東分字岩倉2701番1 属セラミックス内		
					(74)代理人		吉村	•
				-		,		
	,							

(54) 【発明の名称】 半導体素子収納用パッケージ

(57)【要約】

【目的】 パッケージ本体の空所の内部圧力を抜くためのガス抜き部を簡単に形成でき、封止時に、該ガス抜き部における半田層の流れ状態を良好にできるようにしたセラミック製封止カバーを備えた半導体素子収納用パッケージを提供する。

【構成】 セラミック板の外周縁部に下地金属層を設け、該下地金属層上に封止部材としての半田層を設けたセラミック製封止カバーを、パッケージ本体上に該半田層を介して取着して該パッケージ本体の空所を気密封止するようにした半導体素子収納用パッケージにおいて、該セラミック製封止カバーに設けられた半田層の一部に、該半田層による囲繞空間部の内側と外側をつなぐガス逃がし用の窪み、または孔を設けた構成よりなる。



【特許請求の範囲】

【請求項1】 内部に半導体素子を収納する空所を有す るパッケージ本体と、セラミック板の外周縁部に下地金 属層を設け、該下地金属層上に封止部材としての半田層 を設けたセラミック製封止カバーとからなり、該パッケ ージ本体上に該セラミック製封止カバーを該半田層を介 して取着して前記空所を気密封止するようにした半導体 素子収納用パッケージにおいて、該セラミック製封止力 バーに設けられた半田層の一部に、該半田層による囲繞 空間部の内側と外側をつなぐガス逃がし用の窪み、また 10 の一部に切欠部を形成することが有効であることが推測 は孔を設けてなることを特徴とする半導体素子収納用パ ッケージ。

【請求項2】 セラミック製封止カバーのセラミック板 または下地金属層に窪みを設け、該下地金属層上の半田 層にガス逃がし用の窪みを形成するようにした請求項1 に記載の半導体素子収納用パッケージ。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体素子を収納する ための半導体素子収納用パッケージに係り、より詳細に 20 る。すなわち、 は、パッケージ本体の空所に半導体素子を収納し、気密 封止時に発生する半田の飛散を防止する共に、該パッケ ージ本体やピン等への異物付着や汚れを防止できる半導 体素子収納用パッケージに関する。

[0002]

【従来の技術】近年、半導体収納用パッケージとして、 内部に半導体素子を収納する空所を有するパッケージ本 体aと、図6に示すようなセラミック板cの片面dの外 周縁部cに下地金属層fを設け、下地金属層f上に封止 部材としての半田層gを設けたセラミック製封止カバー bとからなり、パッケージ本体 a 上にセラミック製封止 カバーbを、半田層gを介して取着して空所を気密封止 するようにした構成のものが提案されている。

【0003】そして、このセラミック製力バーbを用い て、パッケージ本体aを封止するには、カバーbの半田 層gを、パッケージ本体aの上面に形成されている金属 層hに対面させると共に、カバーbをバネ、クリップ等 を介して、半導体パッケージaに押し付け固定し、炉内 で半田を溶融させることで、気密封止するようにしてい

【0004】しかし、上述した構成の場合、図7に示す ように、『パッケージ本体aの封止時に、溶けた半田が 飛散して、パッケージ本体aの表面やピン1等に付着し たり、汚れを発生する』という問題が提起されている。 これは、該パッケージ本体aのキャピティ部(空所)と セラミック製力パー間の内部圧力で、半田溶融の際に抜 けるガス(エアー)によって半田が吹き飛ばされてしま うことに起因すると考えられる。

【0005】ところで、パッケージ本体の空所(キャビ ティ部)を気密封止するためのセラミック製力バーにお 50 層上の半田層にガス逃がし用の窪みを形成した構成とし

いて、該カバーの片面にエポキシ樹脂や低融点ガラス粉 末に有機溶剤、溶媒を混合した材料を用いた封止部材を 設け、気密封止の際に、該封止部材中の有機物より発生 するガスを大気中に逃がすために、該封止材に切欠部を 設けた構成が提案されている(実開昭63-65241 号、実開平3-10541号、同3-10542号、同 3-10543号公報参照)。これは、封止材として半 田を用いた構成とは異なるが、この技術内容より、パッ ケージ本体内部のガスを大気中に逃がすために、封止材

【0006】従って、封止部材として半田を用いたセラ ミック製力バーであっても、半田層の一部に切欠部を設 けることで、該パッケージ本体の空所の気密封止時に、 該ガスをパッケージ外部(大気中)に抜くことができ る。

[0007]

【発明が解決しようとする課題】しかし、前記半田層の 一部に切欠部を設けた構成の場合、次のような問題があ

- ① 切欠部の表面に金属層が表出するので、封止時に、 該半田層の溶融半田の流れ状態が悪くなって、該切欠部 をスムーズに埋めることができない。
- ② 切欠部 (ガス抜き部) の形成が難しい。
- ③ 流れ状態がスムーズな状態の融点を有する半田を使 用する必要がある。等の問題がある。

【0008】本発明は、上述した問題に対処して創作し たものであって、その目的とする処は、パッケージ本体 の空所の内部圧力を抜くためのガス抜き部を簡単に形成 でき、封止時に、該ガス抜き部における半田層の流れ状 態を良好にできるようにしたセラミック製封止カバーを 備えた半導体素子収納用パッケージを提供することにあ る。

[0009]

【課題を解決するための手段】そして、上記課題を解決 するための手段としての本発明の半導体素子収納用パッ ケージは、内部に半導体素子を収納する空所を有するパ ッケージ本体と、セラミック板の外周縁部に下地金属層 を設け、該下地金属層上に封止部材としての半田層を設 40 けたセラミック製封止力バーとからなり、該パッケージ 本体上に該セラミック製封止カバーを該半田層を介して 取着して前記空所を気密封止するようにした半導体素子 収納用パッケージにおいて、該セラミック製封止カバー に設けられた半田層の一部に、該半田層による囲繞空間 部の内側と外側をつなぐガス逃がし用の窪み、または孔 を設けた構成としている。

【0010】また、本発明の半導体素了収納用パッケー ジは、前記発明において、セラミック製封止カバーのセ ラミック板または下地金属層に窪みを設け、該下地金属 ている。

[0011]

【作用】本発明の半導体素子収納用パッケージは、セラ ミック製封止カバーの半田層の一部にガス逃がし用の窪 み、または孔を設けているので、該パッケージ本体の内 部圧力によるガスをスムーズに外部に逃がすことがで き、半田の飛散を防止すると共に、該パッケージ本体や ピン等への異物付着や汚れを防止できるように作用す

【0012】また、該ガスを逃がす構成を、『窪み』と した場合は、例えば、半田園を形成した後、該半田園の 上方より、金属その他の板片等を押しつけるという作業 でもって、その形成が簡単に行え、かつ半田層の半田と して、例えば、融点の高い半田を使用した場合であって も、封止時に、該ガス抜き部における溶融半田の流れ状 態を良好にできる。また、『窪み』の代わりに、『孔』 とした場合は、半田層の側方より、ピン等を突き刺すと いう作業によって、その形成が簡単に行える。なお、該 『窪み』の形成を、セラミック板または下地金属層に窪 みを設けることで作成した場合は、いっそう簡単に作成 20 できる。

[0013]

【実施例】以下、図面を参照しながら、図1~図3は、 本発明の一実施例を示し、図1は平面図、図2は図1A - A断面図、図3は封止状態の断面図、図4、図5は、 本発明の他の実施例の縦断面図である。

【0014】本実施例の半導体素子収納用パッケージ は、PGAタイプのパッケージであって、概略すると、 パッケージ本体1とセラミック製封止カパー2とからな る。そして、パッケージ本体1は、中央に半導体素子を 30 収納するためのキャビティ部3と、上面にピン4が設け られている。また、セラミック製封止カバー2は、セラ ミック板5の外周縁部6に下地金属層7を設け、下地金 属層7上に封止部材としての半田層8を設け、半田層8 の一部に半田囲繞空間部9の内側と外側をつなぐガス逃 がし用の窪み10を設けた構成とされている。

【0015】セラミック板5は、アルミナセラミック等 の電気絶縁材料からなる矩形状の絶縁基体であって、そ の外周縁部6に下地金属層7が形成されている。下地金 属層7は、Ag系厚膜メタライズで封止バターンとして 40 形成され、その上面に半田層8が形成されている。

【0016】半田層8は、下地金属層7を覆うように溶 着することで設けられている。ここで、半田層8は、融 点が250℃以上の半田を用いていて、一部にガス逃が し用の溝状の窪み10が設けられている。窪み10は、 図2に示すように、下地金属層7の上面に半田層8の一 部が残り、かつ窪み10の側底部10aが曲面状を形成 する構成とされている。そして、窪み10は、通常、半 田層8に先端が曲面状をしたカッターを押しつけること で形成している。ところで、本実施例においては、窪み 50 ることが有効な手段であることが明確になった。

10を、セラミック板5の四辺にそれぞれ形成し、計4 個所に設けている。

【0017】そして、本実施例の半導体素子収納用バッ ケージは、セラミック製封止カバー2、半導体パッケー ジ1の上面に、半田層8側を下側にして載置し、かつバ ネ、クリップ等を介して押し付け固定した後、通炉する と、半田暦8が溶けると共に、該半田によって、パッケ ージ本体1のキャピティ部3が封止できる。ここで、該 封止時に、バッケージ本体1の内部圧力の変化によっ て、パッケージ本体1の内部ガスは、半田層8に形成さ れているガス逃がし用の窪み10を介して大気中に逃が され、また窪み10は、半田層8の半田の溶融によって スムーズに埋められる。

【0018】次に、本実施例の半導体素子収納用パッケ ージの作用・効果を確認するために、セラミック製封止 カバーとして、本実施例におけるセラミック製封止カバ 一(本実施例)と、半田層に窪みを設けないセラミック 製封止カバー (比較例①) 、および半田層に切欠部11 を設けたセラミック製封止カバー(比較例②・図8参 照)を用いた場合について、それぞれの半田飛散発生率 と封止不良率を調べた処、表1に示すような結果を得 た。

[0019]

【表1】

【0020】また、本実施例と、比較例②について、そ の形成効率について比較した処、本実施例の場合、セラ ミック板の外周縁部に半田層を形成した後、該半田層の 上面より金属片を押しつけることで簡単に形成できたの に対して、比較例②の場合、厚膜法によって、予め、切 欠部13を形成する構成を採るので、その形成効率が低 下するということが確認できた。

【0021】更に、本実施例と、比較例②について、パ ッケージ本体のキャビティ部の封止時の半田の流れ状態 を比較した処、本実施例の場合、金属層が表出していな いので、半田の溶融によりスムーズな流れが発生し、窪 みを埋めたのに対し、比較例②の場合、金属層が表出し た状態にあるので、半田のスムーズな流れがなく、該半 田の溶融温度によっては、シール性に難点が生じること が認められた。なお、半田層の下面に金属層が存在しな い場合には、半田は流れない。

【0022】以上の試験結果より、半田層に切欠部もし くは窪みを設けることで、半田の飛散現象を解消できる ことが確認できたものの、半田層に形成するガス逃がし 部の形態が、切欠部の場合、窪みに比べ、その形成に手 数を要し、かつパッケージ本体のキャビティ部の封止の 際、ガス抜き部を半田でスムーズに埋めることができ ず、封止不良を生じることが確認できた。従って、本実 施例におけるセラミック製封止カバーのように、半田層 にガス抜き部として、切欠部に比べて、『窪み』を設け (4)

【0023】なお、本発明は、上述した実施例に限定さ れるものでなく、本発明の要旨を変更しない範囲内で変 形実施できる構成を含む。因に、前述した実施例におい ては、ガス抜き用の窪みを、4個形成した構成で説明し たが、パッケージ本体の大きさや形状に応じて、任意個 数、任意場所に形成できることは当然である。

5

【0024】また、図4に示すように、セラミック板に 窪み11を形成し、その表面に下地金属層3、半田層4 を形成することで、該半田層4に結果として、窪み10 を形成するようにした構成としてもよい。また、下地金 風層に窪みを形成し、半田層4に結果として、窪み10 を形成するようにした構成としてもよい。

【0025】更に、窪みの形状は、前述した実施例にお いて、V字状、凹状等でも有効性にはかわりはない。ま た、ガス抜きの構成としては、図5に示すように、半田 層4に、ガス逃がし用の孔12を設けた構成としてもよ い。

[0026]

【発明の効果】以上の説明より明らかなように、本発明 の半導体素子収納用パッケージによれば、セラミック製 20 る。 封止カバーの半田層の一部にガス逃がし用の窪み、また は孔を設けているので、該パッケージ本体の内部圧力に よるガスをスムーズに外部に逃がすことができ、半田の 飛散を防止すると共に、該パッケージ本体やピン等への 異物付着や汚れを防止できという効果を有する。

【0027】また、本発明の半導体素子収納用パッケー ジによれば、該ガスを逃がす構成を、セラミック製封止 カバーの半田層の一部に形成した『窪み』又は『孔』と しているので、カッターやピン等によって、その形成が 簡単に行え、かつ半田層の半田として、例えば、融点の 30 用の孔、13・・・半田切欠部

高い半田を使用した場合であっても、封止時に、該ガス 抜き部における溶融半田の流れ状態を良好にできる。ま た、該『窪み』の形成を、セラミック板または下地金属 層に窪みを設けることで作成した場合は、いっそう簡単 に作成できるという効果を有する。

【図面の簡単な説明】

[図1] 本発明の一実施例に使用するセラミック製封 止カバーの平面図である。

【図2】 図1のA-A断面図である。

半導体素子収納用バッケージの封止状態の断 【図3】 面図である。

【図4】 本発明の他の実施例におけるセラミック製封 止カバーの縦断面図である。

本発明の他の実施例におけるセラミック製封 【図5】 止力バーの縦断面図である。

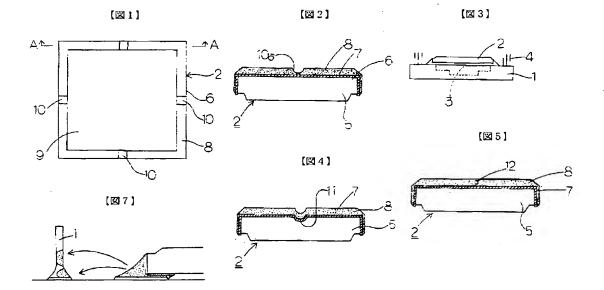
【図6】 従来例を示し、図6 (a) はカバーの平面 図、図6(b)は側面図、図6(c)は半導体素子収納 用バッケージの封止状態の断面図である。

半田飛散の状態を説明するための説明図であ [図7]

【図8】 比較例②の縦断面図である。

【符号の説明】

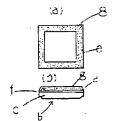
1・・・パッケージ本体、2・・・セラミック製封止カ バー、3・・・キャピティ部(半導体素子収納部)、4 ・・・ピン、5・・・セラミック板、6・・・外周線 部、7・・・下地金属層、8・・・半田層、9・・・半 田囲繞空間部、10・・・ガス逃がし用の薄状の窪み、 10a・・・窪みの側底部、1・・・パッケージ本体、 11・・・セラミック板の窪み、12・・・ガス逃がし

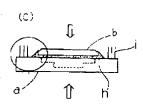


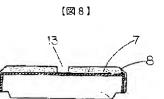
(5)

特開平6-140523









-175-

THIS PAGE BLANK (USPTO)